

# 厦门 IC 设计公共服务平台管理中心

## 培 训 通 知

各集成电路相关企业:

厦门 IC 平台联合 Mentor 的工程师于 2018 年 5 月 18 日举办以“硬件仿真与原型验证平台”为主题的技术交流会。Mentor 公司的 Veloce 作为业界最为著名的硬件仿真平台,已被广泛地应用于各种复杂项目中,为芯片的一次流片成功提供了强大的技术支撑。奥肯思科技作为 PRO DESIGN 公司在国内的唯一合作伙伴,将就此与各位分享来自 PRO DESIGN 公司的针对原型验证的优秀解决方案。

详细安排如下:

时间	2018 年 5 月 18 日 14:00-17:00
地点	厦门集成电路设计公共服务平台 厦门软件园二期观日路 34 号之一 101 会议室
培训 议程	13:30-14:00 签到 14:00 - 15:00 进入硬件仿真技术的第四代: App 应用时代 讲师: 敬伟 (Mentor 公司 Emulation 技术总监 ) 15:00 - 16:00 ProFPGA: 芯片原型验证平台 讲师: 黄博 (奥肯思公司 SoC 部门 AE 经理 ) 16:00 - 17:00 Q & A
参会 对象	集成电路产业相关人员

厦门集成电路设计公共服务平台管理中心

二〇一八年五月十一日

